

CLASSE III Ainf -- A. S. 2018/'19

**Programma svolto di
SISTEMI E RETI**

STRUTTURA DELL'ELABORATORE

Modello di Von Neumann.

Il processore; Il bus; La memoria cache; La memoria centrale; Le memorie secondarie;
Periferiche e loro applicazioni

IL MICROPROCESSORE

L'architettura della CPU; Il ciclo macchina; La tecnica pipelining;

I set di istruzioni macchina: CISC, RISC.

Il linguaggio Assembly (Intel x86). I metodi di indirizzamento (Intel x86).

BASI DELLA COMUNICAZIONE

Il segnale e il canale di comunicazione; Segnale analogico e Segnale digitale; Le modulazioni digitali;

Il multiplexing (TDM, FDM, WDM); La codifica del segnale (NRZ, RZ, MANCHESTER),

Trasmissione simplex e duplex, point-to-point e multipoint.

Gli errori di trasmissione: controllo degli errori; Bit di parità e Parità a due coordinate; CRC;

Tecnica di Hamming (applicata a dati a 4 bit).

LA COMUNICAZIONE IN RETE

La comunicazione a livello logico e a livello fisico; Protocolli e Standard.

Il concetto di rete e i paradigmi di comunicazione (Modello Client-Server e Modello Peer-to-Peer).

La struttura delle reti: Classificazione (LAN, MAN, WAN) e Struttura generale.

La topologia delle reti: Topologia logica e Topologia fisica (T. a bus; T. ad anello; T. a stella; T. a stella estesa; T. a maglia completa; T. a maglia parziale).

Gli Studenti

La Docente
Prof.ssa M. Bruna Maino

CLASSE III Ainf -- A. S. 2018/'19
Programma svolto di
SISTEMI E RETI - LABORATORIO

LINGUAGGIO HTML

Documenti HTML

- Tag di markup
Elementi e Tag; Tag Body e attributi; Tag Head e Meta Tag; Tag Font e attributi.
- Formattazione del testo
Gli Heading; Stili fisici; Stili logici; Caratteri speciali.
- Liste Puntate ed Ordinate
Elenchi puntati ed attributi; Elenchi numerati ed attributi; Elenchi annidati;
Elenchi Glossario; Elenchi a menu.
- Collegamenti ipertestuali
Il Tag <A>; Attributi; Segnalibri; Mappe lato client.
- Immagini
Il Tag ; Attributi del tag ; Bordi e spazi.
- Tabelle
Il Tag <Table>; Attributi del Tag <Table>; Priorità di attributi; Attributo Colspan e Rowspan;
Tabelle con celle unite.

ASSEMBLY LANGUAGE (x86)

- Linguaggio a basso livello e linguaggio macchina;
- Struttura di un'istruzione assembly (l'etichetta, il codice operativo, gli operandi, i commenti).
- Set d'istruzioni del processore (x86)
 - Direttive, istruzioni dichiarative ed esecutive.
 - Gli operatori matematici, le costanti, le variabili
 - Esercizi (istruzioni di I/O; cicli; salti).

Gli Studenti

I Docenti

Prof.ssa M. Bruna Maino
Prof. Giuseppe Angelino